# 事業戦略ビジョン

実施プロジェクト名: 次世代デジタルインフラの構築プロジェクト

【研究開発項目3】次世代グリーンデータセンター技術開発

研究開発内容② 光に適合したチップ等の高性能化・省エネ化技術の開発/広帯域SSD開発

実施者名 : キオクシア株式会社 代表名: 代表取締役社長 早坂伸夫

共同実施者 : 富士通株式会社(幹事会社)

アイオーコア株式会社 日本電気株式会社

富士通オプティカルコンポーネンツ株式会社

京セラ株式会社

# 目次

### |1. 事業戦略・事業計画

- (1) 産業構造変化に対する認識
- (2) 市場のセグメント・ターゲット
- (3) 提供価値・ビジネスモデル
- (4) 経営資源・ポジショニング
- (5) 事業計画の全体像
- (6) 研究開発・設備投資・マーケティング計画
- (7) 資金計画

## 2. 研究開発計画

- 2.1 共同実施による研究開発内容
- (1) 研究開発目標
- (2) 研究開発内容
- (3) 実施スケジュール
- (4) 研究開発体制
- (5) 技術的優位性

### 2.2 広帯域SSD開発

- (1) 研究開発目標
- (2) 研究開発内容
- (3) 実施スケジュール
- (4) 研究開発体制
- (5) 技術的優位性

## 3. イノベーション推進体制(経営のコミットメントを示すマネジメントシート)

- (1) 組織内の事業推進体制
- (2) マネジメントチェック項目① 経営者等の事業への関与
- (3) マネジメントチェック項目② 経営戦略における事業の位置づけ
- (4) マネジメントチェック項目③ 事業推進体制の確保

### 4. その他

(1) 想定されるリスク要因と対処方針

# 1. 事業戦略・事業計画

# 1. 事業戦略・事業計画/(1)産業構造変化に対する認識

# AI、IoT、5G/6Gの普及等の変化によりデータセンター産業が急拡大すると予想

### カーボンニュートラルを踏まえたマクロトレンド認識

### (社会面)

- IoT、ロボティクス、DX、ビックデータ処理等、データセンターのニーズは今後も拡大を続けることが予想される。
- CO2排出削減に向け、処理の電力効率向上が要求される。

### (経済面)

- データセンターは、効率向上のために集約される方向。
- データセンターサーバー構成のオープン化等、低コスト化が進む。

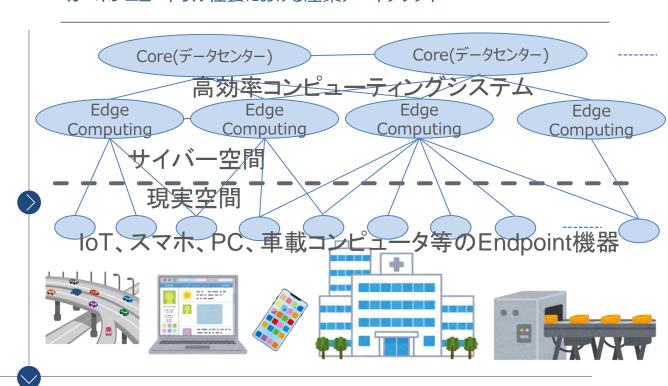
## (政策面)

- データセンターの国内立地推進。半導体事業推進。
- 再エネ導入支援と機器の低消費電力化の推進。

### (技術面)

- 5G/6Gの普及。
- IOWN Global Forum™で光通信+ディスアグリゲーションが進む。
- OCPによるコンピュータ構成要素のオープン化
- 市場機会: データセンターおよびサーバーの市場は拡大。これらの 市場に向けたストレージ市場も拡大することが予想される。
- 社会・顧客・国民等に与えるインパクト:消費電力の大きな増加なく データセンターやエッジコンピューティングの処理能力を向上させることで、 高度デジタル化社会とカーボンニュートラルの両立が可能。

カーボンニュートラル社会における産業アーキテクチャ



● 当該変化に対する経営ビジョン:

データセンター及びエッジコンピューティング向けSSD及びストレージソリューションに注力する。

広帯域通信と低電力化を両立させるためのストレージソリューションを事業 推進し、データセンター及びエッジコンピューティングの高性能化、電力高効 率化に貢献する。

IOWN Global Forum™は IOWN Global Forum, Inc. の商標です。

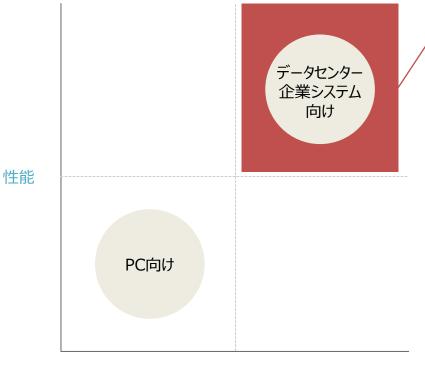
# 1. 事業戦略・事業計画/(2) 市場のセグメント・ターゲット

# SSD市場のうちエンタープライズ・データセンター事業者をターゲットとして想定

### セグメント分析

大規模データセンター事業者の事業規模拡大(地域・ 顧客)に応えるため、広帯域(高性能)と信頼性 (高可用性)を両立できるSSD製品開発に注力

### (SSD市場のセグメンテーション - 物量ベース)



# 耐久性

### ターゲットの概要

### 市場概要と目標とする市場セグメント

- このセグメントの主たるユーザは、「企業の情報システム部門」と、拡大・成長の著しい「大規模データセンター事業者」となる。
- 「DX」の加速に伴い、システム処理能力の拡大を目的に、SSDの導入が拡大している。
- 「企業の情報システム部門」は、ITシステムベンダより機材を購入するが、「大規模データセンター業者」は、自社で最新の市場・技術動向を調査・分析し、IT関連機材の選定・調達を行う。
- 本事業に於いては、先ずは「大規模データセンター事業者」の先端的なシステムでの導入を想定している。
- 当該市場セグメントに於いて、「広帯域SSD」技術のグローバルなプロモーション展開を計画する。

需要家	課題	想定ニーズ	
大規模データセンター 事業者 (グローバル)	・高性能要求・省電力・適正コストの両立 ・業界標準確立	・コンピュートノード向け広 帯域・高効率SSD	
大規模データセンター 事業者 (リージョナル)	・上記に加え、必要に応じた、各国独自法制・ 基準対応(調達等)	• 同上	

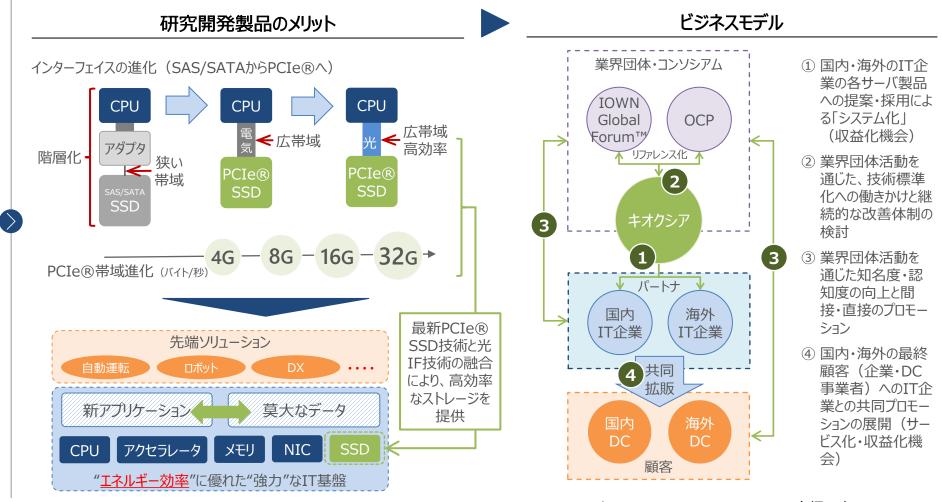
# 1. 事業戦略・事業計画/(3) 提供価値・ビジネスモデル

# 最先端PCIe SSDと光技術を融合した、高効率なストレージデバイスを広く訴求・提案

### 社会・顧客に対する提供価値

- ITシステム高速化によるビジネスの利便性向上
  - DXの普及によるITシス テムの適用範囲拡大 への対応
  - 自動運転やロボットの 様な社会を変える、先 端ソリューションの性 能・機能向上
- 高性能化と効率化(省電力化)の両立による、効率的なITシステムの実現
  - ITシステムのアプリケーション(サービス)増加とユーザ増加による消費電力増大を抑制
  - 莫大なデータを従来よりも大幅に短時間で 処理

ビジネスモデルの概要(製品、サービス、価値提供・収益化の方法)と研究開発計画の関係性



PCIe は、PCI-SIG の登録商標です。

IOWN Global Forum™は IOWN Global Forum, Inc. の商標です。

# 1. 事業戦略・事業計画/(4)経営資源・ポジショニング

# 世界最先端の技術を活かして、社会・顧客に対してデータによる利便性の向上に貢献

### 自社の強み、弱み(経営資源)

### ターゲットに対する提供価値

- 「デジタル社会」の進化に伴い、爆発的に増加する 「デジタルデータ」を、消費エネルギー、発熱、容積、 重量等の面で、従来型のストレージに対し、圧倒 的に効率よく記録できる。
- 記録された膨大な「デジタルデータ」へ、高速なアクセスを実現する事により、データを素早く「ビジネス価値」に変換、新たなサービスの開発や改良を通じ、社会の利便性向上や企業の競争力強化に貢献する。
- 特に、データセンタービジネスに於いて、いち早く国内事業者での展開を図り、世界の競合に対抗・凌駕出来る、システム基盤の構築に貢献する。

### 自社の強み

• メモリ素子(フラッシュメモリ)から、ストレージデバイス(SSD)まで世界最先端製品を自社開発

# 自社の弱み及び対応

- 変化の激しい「データセンタービジネス」への対応
  - 顧客関係強化による新技術提案と迅速な実装・標準化の実現

### 他社に対する比較優位性

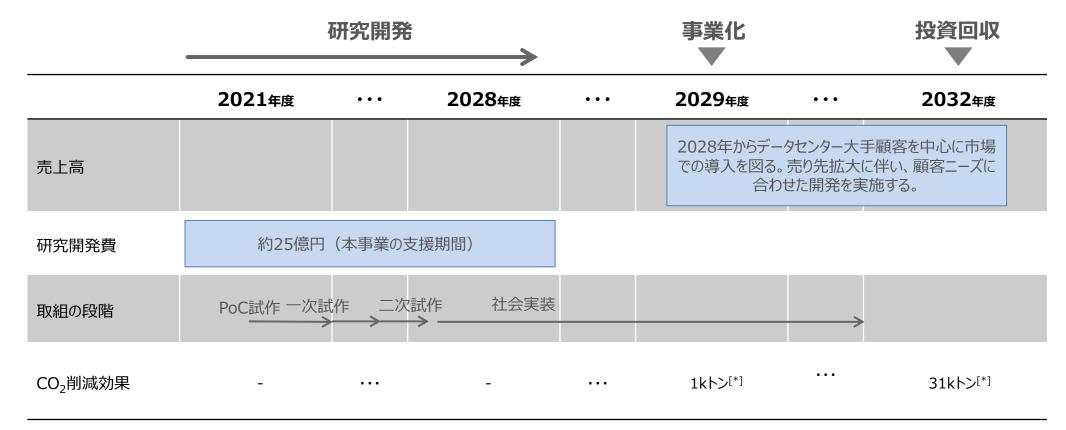
	技術	顧客基盤	サプライチェーン	その他経営資源	
	<ul><li>自社開発の最先端 NANDフラッシュメモリ</li><li>自社開発の最新規 格SSD</li></ul>	<ul><li>大手PCベンダ</li><li>大手ITシステムベンダ (サーバ・ストレージシ ステム)</li></ul>	<ul><li>国内での製品企画・ 設計</li><li>国内製造のNANDフ ラッシュメモリ</li></ul>	<ul><li>継続的なNANDフラッシュメモリ製造拠点への投資</li><li>SSD海外研究開</li></ul>	
自社		<ul><li>大規模データセンター 事業者(国内外)</li></ul>	<ul><li>複数のSSD製造拠点</li><li>NANDフラッシュメモリ、</li></ul>	発拠点の拡大	
/	<ul><li>省電力・高性能・高機能を両立したフラッシュメモリ・ドライブの内製技術開発</li></ul>	<ul><li>(上記に加え)国内 外の大規模データセン ター事業者</li></ul>	国内製造拠点強化 • SSD基幹部品の共 通化、マルチソース化 製造拠点拡大等によ るBCP強化	<ul><li>国内研究開発拠点の拡大・強化</li></ul>	
競合 A社	<ul><li>自社開発の最先端 NANDフラッシュメモリ</li><li>自社開発の最新規 格SSD</li></ul>	<ul><li>大手PC・ITシステム ベンダ、及び大規模 データセンター事業者</li></ul>	<ul><li>自国内・国外製造 双方のNANDフラッ シュメモリ</li></ul>	<ul><li>継続的なNANDフ ラッシュメモリ製造 拠点への投資</li></ul>	
競合 B社	<ul><li>自社開発の最先端 NANDフラッシュメモリ</li><li>外部パートナを活用 したSSD開発</li></ul>	<ul><li>大手PC・ITシステム ベンダ、及び一部の データセンター事業者</li></ul>	<ul><li>国外製造のNAND フラッシュメモリ</li><li>主に海外製造の SSD</li></ul>	<ul><li>継続的なNANDフラッシュメモリ製造 拠点への投資</li></ul>	

# 1. 事業戦略・事業計画/(5) 事業計画の全体像

# 8年間の研究開発の後、2029年頃の事業化、2032年頃の投資回収を想定

# 投資計画

- ✓ 本事業終了後の2029年以降も広帯域のSSDの事業拡大を目指して研究開発を継続する。
- ✓ データセンター大手顧客を中心に市場導入を図り、2032年ごろに投資回収できる見込み。



# 1. 事業戦略・事業計画/(6)研究開発・設備投資・マーケティング計画

# 研究開発段階から将来の社会実装(設備投資・マーケティング)を見据えた計画を推進

### 研究開発•実証

### 設備投資

### マーケティング

## 取組方針

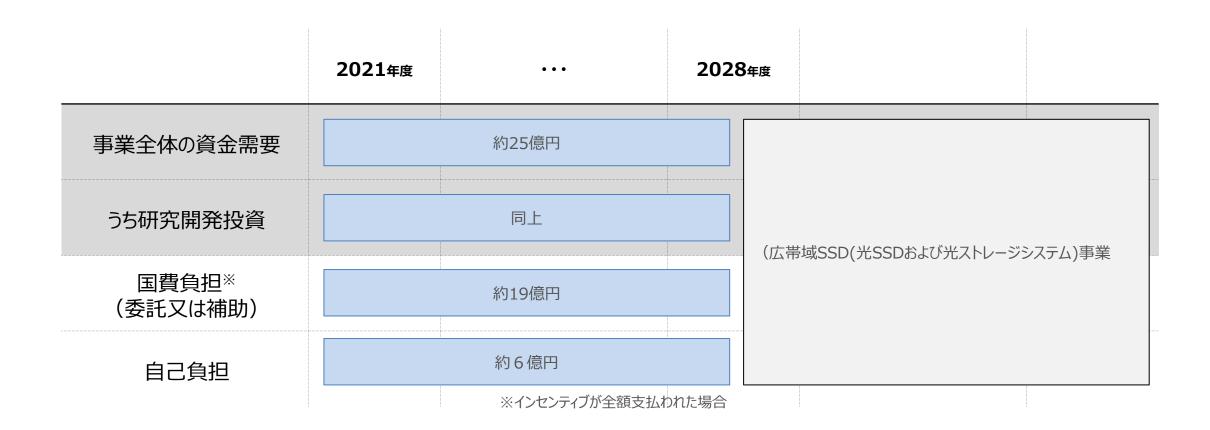
- SSDへの「光電技術」の導入を、海外競合他社に先駆けて実施する事により、将来に向けた技術実装・製品化をリード、明確な技術優位性を確立する。
- 共同実施各社と協力し、業界・標準化団体での活発なプロモーション活動を展開、著名なデータセンター事業者への提案機会を獲得する。
- 既に確立されている、以下を最大限活用し、 効率的な生産と、調達・供給の柔軟性・冗 長性を、生産初期より達成する。
  - a. 設計から生産迄、一貫した最先端NANDフラッシュメモリの国内製造拠点。
  - b. ベースに一般的なSSDを活用する事による、調 達・牛産の高い効率性・柔軟性・冗長性。
- IOWN Global Forum™やOCP等の業界 団体活動や、各種イベント(国内外)自 社広報活動を通じたプロモーションの実施。
- 国内外双方の市場に於ける、データセンター 顧客との早期のコンタクト実施。(構想説明、フィードバック等)

# 国際競争 上の 優位性

- 共同実施各社との協業により、SSDデバイス単独の競合他社に対し、優位性を確立。
  - a. CPUやアクセラレータを含む、「システム」としての 早期の確立・提示・提案
  - b. 共同実施各社とアラインした、標準化・リファレン ス化活動の展開 (IOWN Global Forum™ やOCP)
- 国内外の生産拠点を柔軟に組み合わせる事で、将来的なグローバルサプライチェインの変化にも、迅速かつ適切に対応できる基盤を有する。
- 共同実施各社とのマーケティング協業により、 更にプロモーション・デモンストレーション機会 を拡大、より幅広い国内外の顧客層にリーチできる。

# 1. 事業戦略·事業計画/(7)資金計画

# 国の支援に加えて、6億円規模の自己負担を予定



# 2. 研究開発計画

# 2.1 共同実施による研究開発内容

# 2.1 共同実施による研究開発内容/(1)研究開発目標

# DCの省力化40%以上というアウトプット目標を達成するために必要な複数のKPIを設定

### 研究開発項目 アウトプット目標 2030 年までに、研究開発開始時点で普及しているデータセンターと比較して 40%以上の省エネ 【研究開発項目3】 化を実現 次世代グリーンデータセンター技術開発 研究開発内容 KPI設定の考え方 **KPI** ・PCIe6.0 に対応した光トランシーバを開発 DCの4.4%の電力消費が電気配線であり、光配線化することで配線に 光電融合デバイス開発 ・チップ間接続の消費電力を電気配線と比較して 関わる電力を1/10までに削減する 90%削減 1 -2 ・ビットあたり消費電力を従来比で1/10へ削減 現行の光伝送装置の消費電力から、CPO技術適用とレイヤ1ソフトフ 光スマートNIC開発 レーム処理技術適用によりビット当たりの消費電力1/10を実現する 2 -1 ・現行自社CPUに対し10倍の電力効率向上 DCの省力化40%以上を達成するためには、消費電力占有率が最も 省電力CPU開発 高いCPUの電力効率を10倍に改善する高い目標設定が必要 ・現行汎用CPU比10倍の電力効率、メモリ帯域 -2 アクセラレータで利用するアプリで現行汎用CPU比10倍の電力効率。複 省電力アクセラレータ開発 数チップレット(複数HBM搭載)の構成で5TB/s以上のメモリ帯域を 5TB/s以上 実現する ・連続リード性能(或いは帯域)を現行(PCIe® Gen.3 サーバーの電力効率を向上させるためにはストレージの広帯域化が必要。 広帯域 SSD 開発 世代相当)から8倍にする 2028年にストレージシステムとして128GB/sを達成する ・制御対象機器の利用効率の最適化により、制御 ワークロード特性に対応した動的構成変更により、最適なリソースを割り ディスアグリーゲーション技術の開発 対象機器を制御しない場合と比較して消費電力 当て、不要部分の電力を削減することで消費電力を20%程度改善 20%の削減

※PCIe は、PCI-SIG の登録商標です。

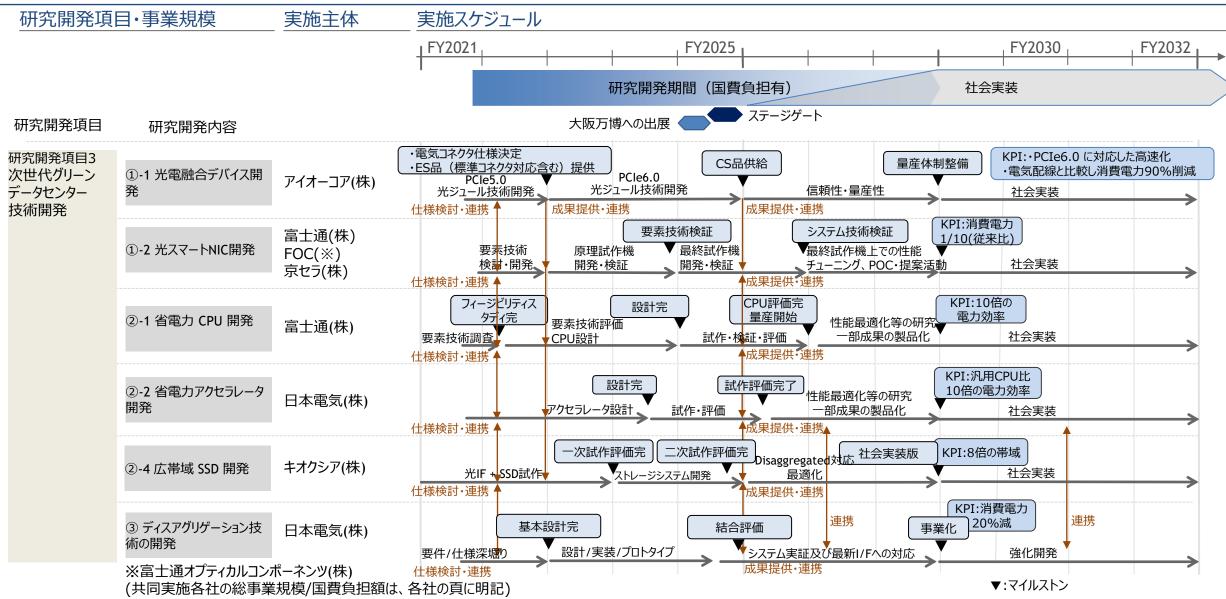
# 2.1 共同実施による研究開発内容/(2)研究開発内容

# 各KPIの目標達成に必要な解決方法を提案

	KPI	現状	達成レベル	ı	解決方法	実現可能性 (成功確率)		
1 -1 光電融合デバイス開発	・PCIe6.0 に対応 ・電気配線と比較して 電力 90%減	電子回路等の要素技術(TRL4)	信頼性・量産性を 満足した製品レベ ・ ル(TRL9)		<ul> <li>低損失シリコンフォトニクス回路技術</li> <li>リニアリティの高い光素子による高速PCle6.0</li> <li>(32GBau,PAM4)</li> <li>電子回路のCDRが不要となり低電力化</li> </ul>	低損失シリコンフォト ニクス回路の適用に より高い実現可能性 (90%)		
1 -2 光スマートNIC開発	ビットあたり消費電力 を従来比で1/10へ削 減	レイヤ1ソフトフ レーム処理技術 は研究開発段 階(TRL2)	製品一歩手前の プロトタイプ機の → 完成(TRL6)		<ul> <li>システム、部品、集積の3要素技術を集結</li> <li>システム: CPO適用技術、レイヤ1ソフトフレーム処理技術</li> <li>部品:高変調効率光エンジン技術</li> <li>集積:光電集積デバイスパッケージング技術</li> </ul>	世界最高水準の技 術を持つ3社の集結 で成功確率は高い (80%)		
<sup>2</sup> -1 省電力 CPU 開発	現行自社CPUに対し 10倍の電力効率向 上	一部の技術開発項目において、原理確認段階 <b>◆</b> (TRL1)	技術開発の検 証・評価と、後半 > の実証システムに 向けた試作 (TRL4)		<ul><li>富岳で採用した省電力回路設計技術を進化</li><li>省電力につながる新しいデバイスの取り込みや、テクノロジを開発</li></ul>	原理確認段階の開 発項目がある為 (60%)		
<ul><li>2 -2 省電力アクセラレータ 開発</li></ul>	現行汎用CPU比10 倍の電力効率、メモリ 帯域5TB/s以上	汎用CPU比5倍 の電力効率、メ モリ帯 1.5TB/s <b>&lt;</b> (TRL4)	汎用CPU比10 倍以上の電力効 → 率、メモリ帯域 5TB/s以上 (TRL5)		<ul> <li>ベクトル・アーキテクチャの機能強化やチップ内部のマイクロ・アーキテクチャ改良による電力効率向上</li> <li>チップレット設計によるメモリ帯域5TB/s 構成の実現</li> </ul>	所望アプリのベンチ マーク電力当たり性 能改善 (70%)		
2 -4 広帯域 SSD 開発	連続リード性能(或いは 帯域)を現行(PCIe® Gen.3世代相当)から 8倍にする	PCIe <sup>®</sup> Gen3 相当(TRL3)	PCIe® Gen6 相当(TRL7)		<ul> <li>光インターフェイスブリッジの最適実装,ディスアグリゲーション対応ストレージ管理SW開発</li> <li>方式① 最適帯域となる管理SW</li> <li>方式② 低電力CPUで管理SW実行</li> </ul>	達成レベルに未達の 可能性あり (70%)		
3 ディスアグリゲーション 技術の開発	効率の最適化により、 制御対象機器を制御 しない場合と比較して 消費電力20%の削減	(TRL3)	コンポーネント単位のAP要求性		<ul><li>動的構成変更技術の研究・開発</li><li>方式① インフラ動的構成変更</li><li>方式② AP実行制御</li></ul>	自動設計・構成技 術を拡張 (70%)		
※PCIe は、PCI-SIG の登録商標です。								

# 2.1 共同実施による研究開発内容/(3) 実施スケジュール

# 複数の研究開発を効率的に連携させるためのスケジュールを計画



# 2.1 共同実施による研究開発内容/(4)研究開発体制

# 各主体の特長を生かせる研究開発実施体制と役割分担を構築



(共同実施各社の総事業費/国費負担額は、各社の頁に明記)

研究開発項目3 幹事企業

化技術の開発

- ☆ 研究開発内容①-2とりまとめ企業
- 中小・ベンチャー企業

### 各主体の役割

•研究開発項目3は、アイオーコア(株)、富士通(株)、日本電気(株)、キオクシア(株)、富 士通オプティカルコンポーネンツ(株)、京セラ(株)による共同実施である

術の開発

- •研究開発内容①-1光電融合デバイス開発はアイオーコア(株)が担当し、「量子ドットレー ザの高温化技術の開発」を東京大学に再委託する
- •研究開発内容①-2光スマートNIC開発は、富士通(株)、富士通オプティカルコンポーネン ツ(株)、京セラ(株)の3者が担当する、また一部を産業技術総合研究所が担当する
- ②-1省電力CPU開発は富士通が担当する
- •②-2省電力アクセラレータ開発、③ディスアグリゲーション技術の開発は日本電気(株)が担 当する
- ②-4広帯域SSD開発はキオクシア(株)が担当する

- •共同実施者で開発状況や課題を定期的に共有し、研究計画・目標の見直しなどの 連携を行う
- ①-2光スマートNIC開発に特化した連携として、富士通(株)、富士通オプティカルコン ポーネンツ(株)、京セラ(株)、および産業技術総合研究所で開発状況や課題を定期 的に共有し、研究計画・目標の見直しなどの連携を行う
- これらの連携により、ステージゲート、社会実装に向けて互いに連携し、KPI、及び、アウ トプットの目標達成を目指す

## 共同実施者以外の本プロジェクトにおける他実施者等との連携

- ②-3不揮発メモリ開発は本共同実施に含まれないが、不揮発メモリ開発の実施者と も定期的ミーテイングなどで連携を行う
- 次世代グリーンデータセンター用デバイス・システムに関する協議会を設置し、外部機 関と連携を行う

### 中小・ベンチャー企業の参画

中小・ベンチャー企業であるアイオーコア(株)が参画

# 2.1 共同実施による研究開発内容/(5)技術的優位性

# 国際的な競争の中においても技術等における優位性を保有

### 研究開発項目 研究開発内容 活用可能な技術等 競合他社に対する優位性・リスク 研究開発項目3 **60** -1 • 25Gbps x 4チャネルの超小型光トランシーバ「光I/Oコ 5x5mm<sup>2</sup>の「光I/Oコア」は世界最小 次世代グリーン 光電融合デバイス開発 ア」をアイオーコア(株)が製品化 • 100℃で動作可能な光モジュールを製造できる企業はアイオーコ 100℃で動作可能な光モジュールの設計・製造技術をア データセンター アのみ 競合他社との価格競争がリスク 技術開発 イオーコア(株)が保有 1 -2 • 国内・北米を中心に展開している最先端光伝送装置の 光スマートNICは従来の光伝送装置、スマートNICに対し、フレキ シビリティ・電力・伝送容量/距離等の指標で優位性を有する 光スマートNIC開発 ハードウェア・ソフトウェア開発技術 大手チップベンダーが類似製品を開発販売することと、提案者が • 上記に適用するFPGA等の論理回路設計技術、ネットワー データセンター市場に十分なフットプリントがないことがリスク クOS、ネットワーク運用ソフトウェアの設計技術を有する 省電カプロセッサ開発技術 • 優位性: Intel CPUに対して、3倍の電力性能を達成 • 優位性:富岳性能4期連続 4冠達成 省電力CPU開発 (Green500 No.1@2019年) リスク: 開発技術のQCD目標未達 ハイエンドプロセッサ開発技術 (富岳4冠、UNIX/メインフレーム製品出荷) 2 -2 ベクトル処理・ベクトルキャッシュ技術 • 高性能ベクトル技術・広帯域ベクトルキャッシュ技術は製品の経 省電力アクセラレータ • AI処理に適用可能なマトリクス演算技術 験より優付 開発 リスクとしてマトリクス演算技術に関してはフォロワーであり、充分な 検討・評価が必要である NVMe<sup>™</sup> SSD • 優位性: NANDフラッシュメモリからSSDまで完全内部設計なの 広帯域SSD開発 ストレージ管理ソフトウェア で、最新技術の導入が容易 リスク:変化の激しい「データセンタービジネス」への対応に向けて 製品仕様策定や開発で競合に遅れをとるリスクあり 仮想·物理構成変更技術 • 従来装置の構成変更技術に対する継続的な取り組み ディスアグリゲーション • PF抽象化·設計自動化技術 • 要件から設計・構成を導出する技術に関する研究成果はNEC 優位 技術の開発

# 2.2 広帯域SSD開発

# 2.2 広帯域SSD開発/(1)研究開発目標

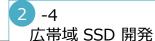
# DCの省力化40%以上というアウトプット目標を達成するために必要な複数のKPIを設定

# 研究開発項目

# 【研究開発項目3】

次世代グリーンデータセンター技術開発

### 研究開発内容



# アウトプット目標

2030 年までに、研究開発開始時点で普及しているデータセンターと比較して 40%以上の省エネ 化を実現

### KPI

連続リード性能(或いは帯域)を現行(PCIe® Gen.3 世代相当)から8倍にする

### KPI設定の考え方

サーバーの電力効率を向上させるためにはストレージの広帯域化が必要。 2028年にストレージシステムとして128GB/sを達成する

※PCIe は、PCI-SIG の登録商標です。

# 背景

次世代データセンターでは、AI処理やストリーミング処理等で扱うデータ量が大きく増加し、ストレージやネットワークの広帯域化が必要となる。また、多数の処理要求に対して演算器リソースを効率的に組み合わせるディスアグリゲーションも、ストレージやネットワークの広帯域化を必要とする。ネットワークを電気のままで広帯域し続けると消費電力の増大を招くことから、光ネットワーク導入が必要であると予想される。ストレージも、光インタフェースを採用した広帯域(2028年128GB/sの帯域を想定、2021年時点での一般的なSSDの帯域は4GB/s)、なおかつディスアグリゲーションの要求に応じたストレージ領域を提供できる仕組みが必要となる。

## 課題と解決方法

- ・広帯域化:2025年頃に普及が予想されるSSDは、PCIe® Gen6 x 4laneで32GB/sまでの帯域である。128GB/s達成のために、 PCIe® Gen6対応 SSDをタイムリーに開発した上で複数個のSSDを束ねてストレージシステムを構成する。ストレージ領域の管理が課題となるが、開発中の共有ストレージシステム 管理ソフトウェアをさらに発展させて対応する。
- ・光I/F対応:共同実施会社の光電変換チップを当社SSDに実装する予定であるが、光電変換チップの発熱により、SSDの動作周波数が制限され帯域低下となる可能性がある。光I/F対応SSDとして製品化するには実装に大きな課題があり、最適な実装形態を模索する。
- ・ディスアグリゲーション対応:上述の広帯域ストレージ管理ソフトウェアにも関連するが、適切に組み合わされた演算リソースから適切なストレージ領域に適切な帯域でアクセスできる必要があり、そのためのストレージ管理が課題である。共同実施会社によるディスアグリゲーション・ソフトウェア開発と連携しながら、ストレージ管理ソフトウェアの開発を進める。

# 2.2 広帯域SSD開発/(2)研究開発内容

# 各KPIの目標達成に必要な解決方法を提案

**KPI** 

2 -4 広帯域 SSD 開発

連続リード性能(或いは 帯域)を現行(PCIe® Gen.3世代相当)から 8倍にする PCIe® Gen3 相当(TRL3) PCIe® Gen6 相当(TRL7)

達成レベル

現状

## 解決方法

- 光インターフェイスブリッジの最適実装,ディスアグリゲーション対応ストレージ管理SW開発
  - 方式① 最適帯域となる管理SW
  - 方式② 低電力CPUで管理SW実行

実現可能性

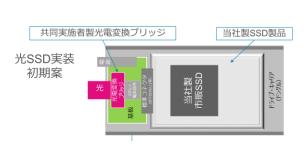
(成功確率)

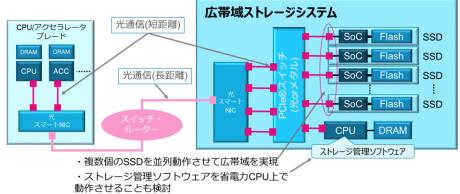
達成レベルに未達の 可能性あり (70%)

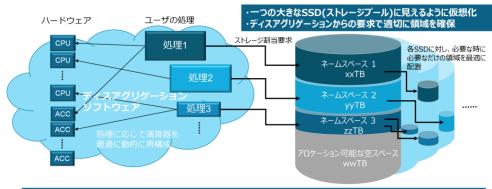
※PCIe は、PCI-SIG の登録商標です。

### 解決方法の詳細

- ✓ 当社製SSD(製品)と、共同実施者の光電変換ブリッジを組み合わせた光SSDの社会実装を進める。
  実装方法によっては発熱、帯域、消費電力の間にトレードオフがあり、量産に向けた最適な実装を模索する。 [左図]
- ✓ 複数の光SSDを束ねて128GB/sの帯域を実現し光スマートNIC経由でCPU側と接続すると共に、ストレージ管理ソフトウェアが複数のSSDを適切に管理し、必要な領域、帯域を提供する。 [中央図]
- ✓ さらに、複数のSSDから構成されるストレージを仮想化しストレージプールを構成。ディスアグリゲーション・ソフトウェアが要求する ストレージ領域が最適に配置されるように制御。「右図]

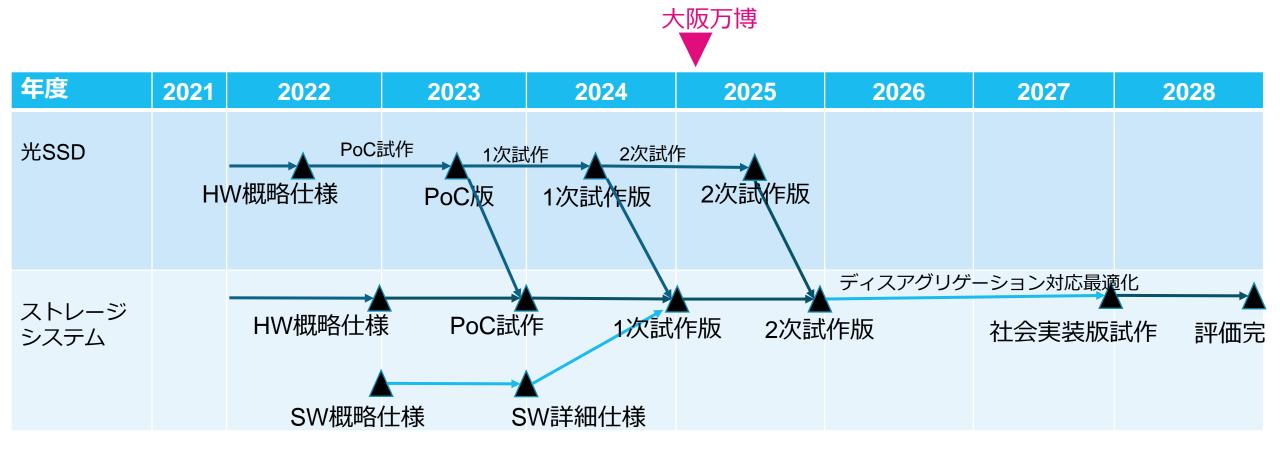






ディスアグリゲーション対応のストレージ管理ソフトウェア開発はこれまで例がなく、先進的な開発となる

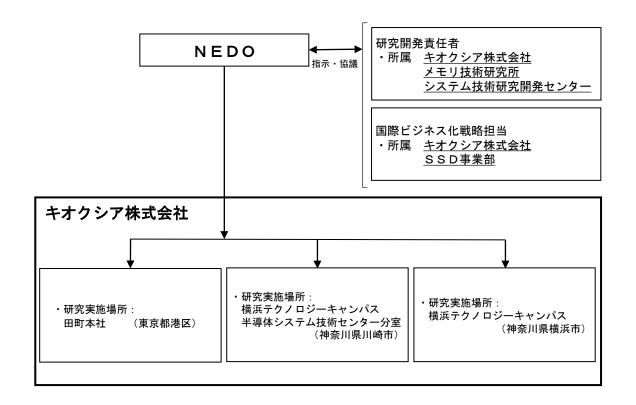
# 2.2 広帯域SSD開発/ (3) 実施スケジュール



# 2.2 広帯域SSD開発/(4) 研究開発体制

# 各主体の特長を生かせる研究開発実施体制と役割分担を構築

# 実施体制図



### 各主体の役割

•研究開発内容②-4広帯域SSD開発はキオクシア(株)が担当する

### 研究開発における連携方法(共同実施者間の連携)

- ・共同実施者で開発状況や課題を定期的に共有し、研究計画・目標の見直しなどの 連携を行う
- これらの連携により、ステージゲート、社会実装に向けて互いに連携し、KPI、及び、アウトプットの目標達成を目指す

# 共同実施者以外の本プロジェクトにおける他実施者等との連携

- ②-3不揮発メモリ開発は本共同実施に含まれないが、不揮発メモリ開発の実施者とも定期的ミーテイングなどで連携を行う
- 次世代グリーンデータセンター用デバイス・システムに関する協議会を設置し、外部機関と連携を行う

# 2.2 広帯域SSD開発/(5)技術的優位性

# 国際的な競争の中においても技術等における優位性を保有

## 研究開発項目

### 研究開発内容

### 活用可能な技術等

競合他社に対する優位性・リスク

研究開発項目3 次世代グリーン データセンター 技術開発

②-4 広帯域SSD開発

- NVMe<sup>™</sup> SSD
- ストレージ管理ソフトウェア



- 優位性: NANDフラッシュメモリからSSDまで完全内部設計なので、最新技術の導入が容易
- リスク:変化の激しい「データセンタービジネス」への対応に向けて製品仕様策定や開発で競合に 遅れをとるリスクあり

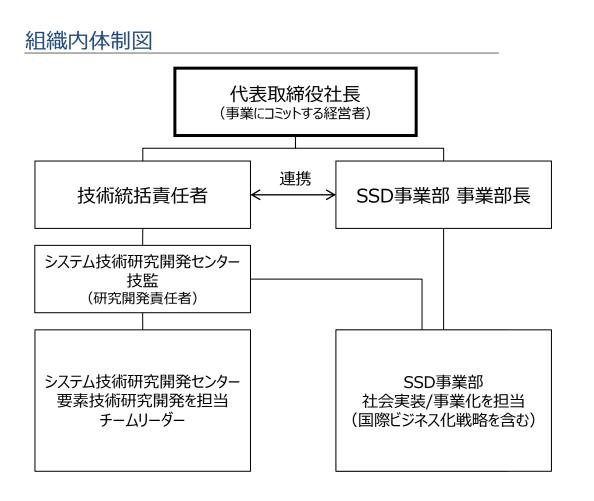
NVMe は、NVM Express, Inc. の米国またはその他の国における登録商標または商標です。

# 3. イノベーション推進体制

(経営のコミットメントを示すマネジメントシート)

# 3. イノベーション推進体制/(1)組織内の事業推進体制

# 経営者のコミットメントの下、専門部署に複数チームを設置



# 組織内の役割分担

### 研究開発責任者と担当部署

- 研究開発責任者
  - システム技術開発センター技監:プロジェクト全体(社会実装含む)を管理
- 担当チーム
  - システム技術研究開発センター:要素技術研究開発を担当
  - SSD事業部:国際・国内に於ける社会実装/事業化、並びに国際ビジネス化戦略策定・実行を担当
- チームリーダー
  - システム技術開発センター 技監:国プロ:"広帯域大容量フラッシュメモリモジュールの研究開発"チームリーダー等の実績

### 部門間の連携方法

- 研究開発責任者の下、組織横断でプロジェクトを結成する
- 適宜定例会議を実施し(週1回程度)、プロジェクトを遂行する

# 3. イノベーション推進体制/(2)マネジメントチェック項目① 経営者等の事業への関与

# 経営者等による次世代グリーンデータセンター向け広帯域SSD技術開発事業への関与の方針

### 経営者による具体的な施策・活動方針

- 経営者のリーダーシップ
  - 世界のデータ生成量の増加は年間約30%と見込まれており、データセンター及びデータを保存するSSDの市場規模も拡大を続けると予想されている。カーボンニュートラルに向けてデータセンターの消費電力を抑えるためには、将来的に光電融合技術も有望視されており、SSDにおいても帯域を拡大させるためには光インターフェースの搭載が期待される。当社は本研究開発事業にいち早く取り組むことで技術的優位性を確保し、グリーンデータセンター市場への参入を目指すものである。
  - 今後社内外の幅広いステークホルダーに対しても、本研究開発事業 の重要性をメッセージとして発信する予定である。
- 事業のモニタリング・管理
  - SSD製品の開発および最新顧客動向に関する会議は四半期に1回程度実施されており、本研究開発事業についてもその中で進捗を管理する予定である。

### 事業の継続性確保の取組

• 本研究開発事業は8年と長期に及ぶものの、当社はフラッシュメモリそして それらを使用したSSD製品の専業メーカーであるため、将来的な経営体制 変更の有無にかかわらず、本研究開発事業を継続して実施できるものと 考える。

# 3. イノベーション推進体制/(3)マネジメントチェック項目② 経営戦略における事業の位置づけ

経営戦略の中核において次世代グリーンデータセンター向け広帯域SSD技術開発事業を位置づけ、広く情報発信

### 中計会議等での議論

- カーボンニュートラルに向けた全社戦略
  - 2050年カーボンニュートラルという政府目標に対応するため、当社は 製造時と使用時の両面においてCO2排出量削減に取り組んでいる。
  - 製造においては2040年度までに電力使用における再生可能エネルギーの比率を100%とする長期目標を策定し内外に公表している。 製品使用時においては低消費電力化による容量あたりのCO2排出 量削減に貢献している。
  - 経営の重要課題として、省エネルギー性能向上にも寄与する技術の研究開発に取り組んでおり、次世代グリーンデータセンター向け光インターフェース広帯域SSD製品の開発はその中心になりうるものと考える。
- 事業戦略・事業計画の決議・変更
  - 本研究開発事業を推進するにあたり、社内の経営決定を行い取組む。
  - 事業の進捗状況を中計会議等において確認を行い、事業環境の 変化に応じてその都度必要な見直しを行う予定である。

## ステークホルダーに対する公表・説明

- 情報開示の方法
  - 採択された場合には、研究開発計画の概要をプレスリリースにより当 社ホームページ上に対外公表を行う予定である。
- ステークホルダーへの説明
  - 次世代グリーンデータセンターとその中に組み込まれる広帯域SSDの将来性につき、顧客等のステークホルダーに対して当社の取組みを様々な機会を通してアピールしていく予定である。

# 3. イノベーション推進体制/(4)マネジメントチェック項目③事業推進体制の確保

# 機動的に経営資源を投入し、着実に社会実装まで繋げられる組織体制を整備

### 経営資源の投入方針

- 実施体制の柔軟性の確保
  - 将来的にデータセンターにおいては光電融合技術の導入が検討されており、当社としてはいち早く光インターフェース広帯域SSDを開発することで、次世代グリーンデータセンター市場への参入を期待している。市場規模が拡大した際には柔軟にリソース投入が可能なように研究開発部に加え事業部が中心となり本開発事業に取り組むものである。
- 人材・設備・資金の投入方針
  - SSD事業部およびメモリ技術研究所から必要な人員を投入予定である。

### 専門部署の設置

- 専門部署の設置
  - 専門プロジェクトの設置

研究開発責任者の下に本事業を推進するプロジェクトを設置し、また技術統括責任者から直接フォローできる体制とする。技術統括責任者を交えた進捗確認会議を定期的に開催し、この中で各メンバー間の意思疎通も図ることとする。

- 社外動向及び事業戦略の見直し

世の中の流れや他社技術動向に合わせて自社の事業推進戦略を見直すための人員を設置する。

- 若手人材の育成
  - プロジェクト内での若手技術者の登用

本事業には若手を積極的に巻き込み、若手人材の育成を進めるものとする。

- 学会発表

本事業における開発成果は国内外での学会等で積極的に発表し、アカデミアや他社との議論および共同研究を加速する。

# 4. その他

# 4. その他/(1) 想定されるリスク要因と対処方針

# リスクに対して十分な対策を講じるが、収益の見込みが立たない場合には事業中止も検討

### 研究開発(技術)におけるリスクと対応

- 共同実施者との整合がとれないリスク
- → 参加している共同実施者それぞれの利益と、本 開発の目的の整合に全力を尽くす。
- → 最終的に整合が取れない場合でも、ストレージと して事業展開が可能になるように事業計画を策定 する。
- 同等の製品が他社より先にリリースされるリスク
- → 競合の動向は常に情報収集に努め、世界最先端の製品開発を目指す。同等の競合製品が先にリリースされる場合でも、競争力のある製品開発を実施できるよう、製品開発計画は柔軟に見直すことのできる体制を事前に考えて置く。

# 社会実装(経済社会)におけるリスクと対応

- 光が普及しないリスク
- → 従来の電気接続でも十分に製品の価値が発揮 できるような開発計画とし、事業展開を実施する。こ の場合、光I/Fで達成されるべき低消費電力化を達 成できない可能性があり、その場合も見据えて事業 計画を推進する。
- 電力抑制要請が想像以上に厳しくなるリスク
- → CO2排出削減の取り組みが世界規模で進んでおり、電力需給が現状の予想よりもはるかに厳しくなる可能性がある。その場合、現計画の消費電力削減目標では意味をなさない状況になる可能性がある。その場合でも、ストレージはICTシステム中で必要不可欠なコンポーネントであり、社会要求に応じた製品開発を進められるような柔軟な開発体制で進める。

### その他(自然災害等)のリスクと対応

- パンデミックによるリスク
- → テレワーク等、事業推進のための対策をすでに 実施しており、その措置に従って十分な対策をとる。



事業中止の判断基準:社会情勢や当社の経営環境の変化から、事業を継続しても収益の見込みが立たない場合。